

Malzeme Tanımı: 64 BIT RISC-V FPGA IP CORE (M-136)

FPGA PROCESSOR IP CORE

RISC-V serbest ve açık kaynaklı bir ISA(Instruction Set Architecture)'dır. Açık kaynaklı bir bilgisayar mimarisine sahip olmasından dolayı hem yazılım ve hem de donanım açısından bakınca kullanıcılara özgürlük sağlamaktadır. OpenCV yazılım kütüphanesi ve RISC-V FPGA IP CORE ile, görüntü işleme için kullanılan FPGA tasarımlarında, RISC-V'in avantajlarından yararlanmak amaçlanmaktadır.

- Teknik Özellikler:

• Mimari Özellikleri:

- 64-bit RV64IMAFDC Core'u
- 64-bit Integer, Multiply and divide, Atomic, Floating point single and Double precision and Compressed instruction set desteği
- SECCDED(single-error correct, double-error detect) L1 hafıza alt sistemi
- MMU(Memory Management Unit)
- Entegre 32 bit data + 4 bit ECC DDR4/DDR3/LPDDR4/LPDDR3 hafıza kontrolcüsü (SECCDED içerir)
- OpenCV kütüphanesini optimize koşturabilmek için custom instruction'lar
- Xilinx, IntelFPGA ve Microchip FPGA'lerinde çalışabilme
- UVM veya UVVM ile doğrulama

• Yazılım Özellikleri

- Yazılım geliştirme ortamı
- Gerçek zamanlı Linux
- OpenCV kütüphanesi (bare metal veya Linux Üzerinde)

Önemli Not: Ürün, 3. kişilerin Fikri ve Sınai Mülkiyet Haklarını ihlal etmemelidir.

Ürünün yerleştirilmesi kapsamında çalışmak isteyen firmaların; ilgili alandaki deneyimlerini, referanslarını ve ürünü yerleştirebilecek yetkinlikte olduğunu anlatan en fazla iki sayfa tanıtım dokümanını millilestirme@aselsan.com.tr adresine göndermeleri beklenmektedir.