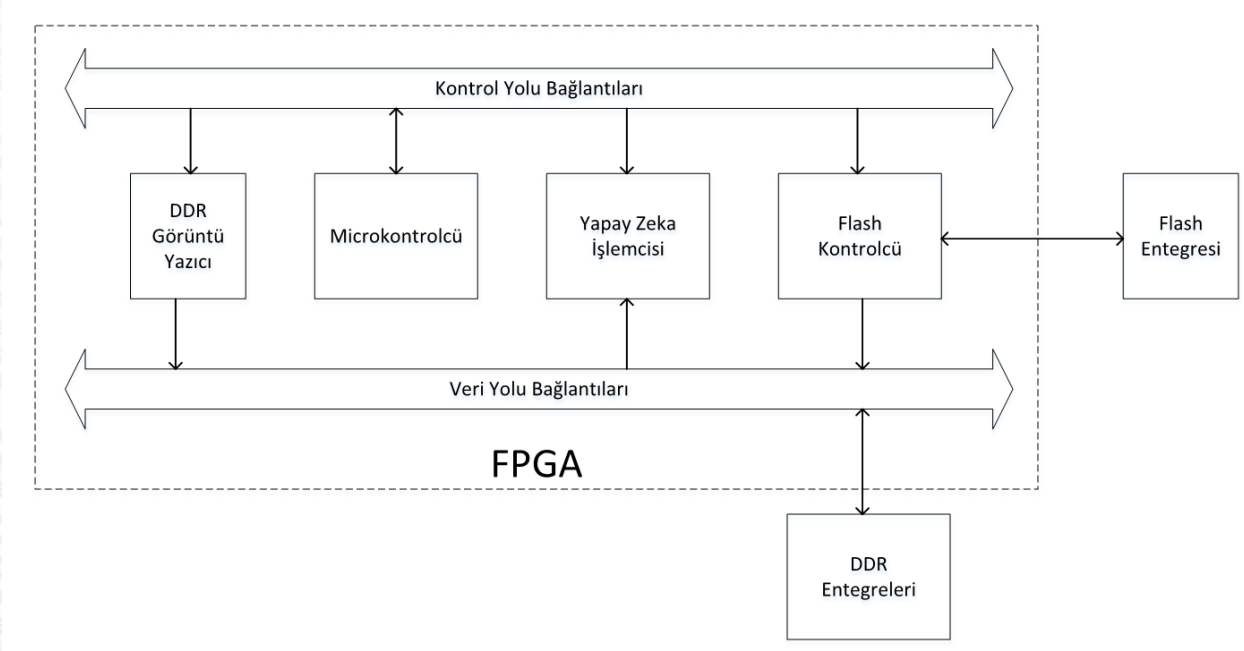


Malzeme Tanımı: Mikrokontrolcülü FPGA Yapay Zeka IP'si (M-134)



Mikrokontrolcülü FPGA Yapay Zeka IP'si, FPGA tasarımlarında CNN (Convolutional Neural Network) algoritmalarını koşturmayı sağlayan bir FPGA IP'sidir. Bu IP ile, Tensorflow 2.x ile oluşturulmuş ve bilgisayar ortamında eğitilmiş CNN modelleri koşturulabilmektedir. Model verileri Flash Entegresine kaydedilir ve Flash Entegresinde model Flash Kontrolcü tarafından okunur ve DDR'a yazılır. DDR Görüntü Yazıcı da giriş görüntülerini DDR'a yazar. Yapay zeka işlemcisi giriş görüntüsünü ve CNN model verilerini DDR'dan okuyarak gerekli işlemleri yapar. Tüm bu işlemlerin başlangıç ve bitiş anlarını ise Mikrokontrolcü denetler.

- **Teknik Özellikler:**

- Tensorflow 2.x modellerini koşturabilme
- Model quantizasyonu ve optizasyonunu gerçekleştirmek için yazılım altyapısı
- 32 bitlik mikrokontrolcü mimarisi
- Mikrokontrolcüde işletim sistemi bulunmadığından basit sistem mimarisi
- Xilinx, IntelFPGA ve Microchip FPGA'lerinde çalışabilme
- UVM veya UVVM ile doğrulama

Önemli Not: Ürün, 3. kişilerin Fikri ve Sınai Mülkiyet Haklarını ihlal etmemelidir.

Ürünün yerleştirilmesi kapsamında çalışmak isteyen firmaların; ilgili alandaki deneyimlerini, referanslarını ve ürünü yerleştirebilecek yetkinlikte olduğunu anlatan en fazla iki sayfa tanıtım dokümanını millilestirme@aselsan.com.tr adresine göndermeleri beklenmektedir.